

Parallelität

- Welche Probleme in P sind parallelisierbar?

*Gibt es vom Standpunkt der Parallelisierbarkeit **schwierigste Probleme** in P? Gibt es dazu einen Reduktionsbegriff?*

- Was soll „parallelisierbar“ überhaupt bedeuten?

*Wenn es eine **rasant schnelle**(!?) Berechnung bei **vernünftiger Größe**(!?) gibt.*

Zur Klärung der Begrifflichkeiten verwenden wir Schaltkreise.

Schaltkreise

Ein Schaltkreis S wird durch den Vektor

$$S = (G, Q, R, \text{gatter}, n, \text{eingabe})$$

beschrieben:

- $G = (V, E)$ ist ein gerichteter, azyklischer Graph.
- Q ist die Menge der Quellen (Knoten mit nur ausgehenden Kanten) und R die Menge der Senken (Knoten mit nur eingehenden Kanten) von G .
- Die Funktion **eingabe**: $Q \rightarrow \{1, \dots, n\}$ weist jeder Quelle die Position des entsprechenden Eingabebits zu. Die Funktion **gatter**: $V \setminus Q \rightarrow \{\neg, \vee, \wedge\}$ weist jedem inneren Knoten von G eine Gatter-Funktion zu.

S berechnet die Funktion $f_S : \{0, 1\}^n \rightarrow \{0, 1\}^{|R|}$, indem

- die n Eingabebits an die **Quellen** in G angelegt werden und
- jeder Knoten das Ergebnis seiner Gatterfunktion weiterleitet
- und das Resultat an den Senken abgelesen wird.

Tiefe und Größe von Schaltkreisen

Sei $S = (G, Q, R, \text{gatter}, n, \text{eingabe})$ ein Schaltkreis.

- 1 Tiefe(S), die **Tiefe** von S , ist die Länge des längsten Weges in G .
- 2 Größe(S), die **Größe** von S , ist die Anzahl der Knoten von G , wobei Quellen nicht mitgezählt werden.
- 3 Fanin(S), der **Fanin** von S ist das Maximum, über alle Knoten v , der Anzahl eingehender Kanten von v .

Welche Größe und welche Tiefe ist für die Berechnung der XOR-Funktion

$$x_1 \oplus x_2 \oplus \dots \oplus x_n$$

asymptotisch hinreichend und notwendig?

(a) Eine **Schaltkreisfamilie** ist eine Folge

$$\mathcal{S} = (S_n)_{n \in \mathbb{N}}$$

von Schaltkreisen, so dass S_n eine Boolesche Funktion auf genau n Eingaben berechnet. \mathcal{S} berechnet die Funktion

$$f : \{0, 1\}^* \rightarrow \{0, 1\},$$

wenn S_n die Funktion f , eingeschränkt auf $\{0, 1\}^n$, berechnet.

(b) Eine Schaltkreisfamilie $(S_n)_{n \in \mathbb{N}}$ ist **uniform**, wenn es eine $\log_2(\text{Größe}(S_n) + n)$ -platzbeschränkte, deterministische Turingmaschine gibt, die für Eingabe 1^n

- alle Knoten von S_n aufzählt,
- jedem inneren Knoten eine Gatter-Funktion aus $\{\neg, \vee, \wedge\}$, zuweist,
- sämtliche Kanten von S_n aufzählt und
- jeder Quelle von S_n eine Bitposition zuweist.

Nicht-uniforme Schaltkreisfamilien

$$\mathcal{S} = (S_n \mid n \in \mathbb{N})$$

können „unanständig mächtig“ sein.

- Das spezielle Halteproblem

$$H_\varepsilon = \{1^{\langle M \rangle} \mid M \text{ hält auf dem leeren Wort}\}$$

ist unentscheidbar.

- S_n akzeptiert $w \in \{0, 1\}^n$ genau dann, wenn $w = 1^n$ und $n = \langle M \rangle$ für eine Turingmaschine M , die auf dem leeren Wort hält.

Eine uniforme Schaltkreisfamilie muss **einfach konstruierbar** sein.

Für Funktionen $d, s : \mathbb{N} \rightarrow \mathbb{N}$ definiere

$$\text{DEPTH}_{\text{uniform}}(d)$$

als die Klasse aller Sprachen L , die durch eine uniforme Schaltkreisfamilie in Tiefe $O(d(n))$ und mit Fanin zwei berechnet werden.

$$\text{SIZE}_{\text{uniform}}(s)$$

ist die Klasse aller Sprachen L , die durch eine uniforme Schaltkreisfamilie in Größe $O(s(n))$ und mit Fanin zwei berechnet werden. Schließlich besteht

$$\text{DEPTH-SIZE}_{\text{uniform}}(d, s) = \text{DEPTH}_{\text{uniform}}(d) \cap \text{SIZE}_{\text{uniform}}(s)$$

aus allen Sprachen, die sowohl in Tiefe $O(d)$ wie auch in Größe $O(s)$ durch eine uniforme Schaltkreisfamilie vom Fanin zwei berechnet werden.

Problem: Welche Tiefe und welche Größe sind asymptotisch notwendig und hinreichend für

- die Paritätsfunktion $x_1 \oplus x_2 \oplus \dots \oplus x_n$
- und allgemein für reguläre Sprachen?

NC, Nick's class

Sei $k \in \mathbb{N}$.

1 $NC^k := \bigcup_{\ell=0}^{\infty} \text{DEPTH-SIZE}_{\text{uniform}}(\log_2^k n, n^\ell).$

2 $NC := \bigcup_{k \in \mathbb{N}} NC^k$

3 AC^k ist wie NC^k definiert, allerdings ist der Fanin unbeschränkt.

4 $AC := \bigcup_{k \in \mathbb{N}} AC^k$

Rasant schnell = **poly-logarithmische Zeit,**
Vernünftige Größe = **polynomielle Größe.**

$$(a) \text{ AC}^k \subseteq \text{NC}^{k+1} \subseteq \text{AC}^{k+1}.$$

$$(b) \text{ AC} = \text{NC} \subseteq \text{P}.$$

(a) $\text{NC}^{k+1} \subseteq \text{AC}^{k+1}$ ist offensichtlich.

$\text{AC}^k \subseteq \text{NC}^{k+1}$: Die uniforme Schaltkreisfamilie $(S_n)_{n \in \mathbb{N}}$ sei gegeben.

- ▶ Ein **UND**- bzw. **UND**-Gatter mit p Eingängen kann durch einen binären Baum der Tiefe $\lceil \log_2 p \rceil$ und Größe höchstens $2p + 1$ simuliert werden.
- ▶ Der Fanin von S_n ist durch $n + \text{Größe}(S_n)$ beschränkt.
- ▶ Die Ersetzung der Knoten von S_n durch Binärbäume erhöht die Tiefe um höchstens den Faktor $O(\log_2 n)$, die Größe wird höchstens quadriert.

(b) $\text{AC} = \text{NC}$ folgt aus Teil (a).

$\text{NC} \subseteq \text{P}$: Uniforme Schaltkreise polynomieller Größe können in polynomieller Zeit ausgewertet werden.

Was geht wie schnell? (Ohne Beweis)

- In AC^0 liegen
 - ▶ die Addition von zwei n -Bit Zahlen,
 - ▶ die Multiplikation Boolescher Matrizen,
 - ▶ für jede Konstante $m \in \mathbb{N}$ und jedes $k \leq \log_2^m n$ die Frage, ob eine Eingabe höchstens, mindestens oder genau k Einsen besitzt.
- In NC^1 liegen
 - ▶ die Berechnung $x_1 \oplus x_2 \oplus \dots \oplus x_n$ der XOR-Funktion und, allgemeiner, die Klasse der regulären Sprachen,
 - ▶ die Multiplikation von zwei n -Bit Zahlen.
- In AC^1 liegen
 - ▶ die transitive Hülle von Graphen,
 - ▶ das Wortproblem für jede kontextfreie Sprache.
- In NC liegt das Maximum Matching Problem
Bestimme eine größtmögliche Menge knoten-disjunkter Kanten.
- In P , aber wahrscheinlich nicht in NC , liegen
 - ▶ das Auswertungsproblem für einen Schaltkreis S :
Bestimme die Ausgabe von S für Eingabe x .
 - ▶ das Problem der linearen Programmierung.
 - ▶ das Wortproblem für kontextfreie Sprachen.

Parallele Rechenzeit und Speicherplatz

Für die uniforme Schaltkreisfamilie $\mathcal{S} = (S_n)_{n \in \mathbb{N}}$ gelte $\text{Tiefe}(S_n) = \Omega(\log_2 n)$.

Eine platz-effiziente Simulation von S_n in Platz $O(\text{Tiefe}(S_n))$:

- Werte S_n durch eine in der Senke von S beginnende Tiefensuche aus.
- Benutze die Uniformität von \mathcal{S} , um die aktuell benötigte Information über S_n neu zu berechnen.
 - ▶ Der Weg der Tiefensuche wird durch die Bitfolge \vec{b} repräsentiert.
 - ★ Falls $b_i = 1$ (bzw. $b_i = 0$), ist der $(i + 1)$ -te Knoten des Wegs der rechte (bzw. linke) Nachfolger des i -ten Knoten.
 - ★ Die Länge von \vec{b} ist höchstens proportional zu $\text{Tiefe}(S_n)$.
 - ▶ Der Speicherplatz ist durch $O(\text{Tiefe}(S_n))$ beschränkt.

Als Konsequenz:

$$\text{DEPTH}_{\text{uniform}}(s) \subseteq \text{DSPACE}(\text{Tiefe}(S)).$$

Wir betrachten uniforme Schaltkreise mit **unbeschränktem** Fanin.

- (a) Berechne das **Boolesche Matrizenprodukt**

$$(A \cdot B)[i, j] = \bigvee_{k=1}^n A[i, k] \wedge B[k, j]$$

in Tiefe zwei mit $O(n^3)$ Gattern.

- (b) Berechne die **transitive Hülle** eines gerichteten Graphen in **Tiefe** $O(\log_2 n)$ und **Größe** $O(n^3 \log_2 n)$.

- (a) Das Matrizenprodukt: Der Brute-Force Ansatz funktioniert. ✓

- (b) Für die Adjazenzmatrix A_G zeige durch Induktion über d :

- ▶ $A_G^d[i, j] = 1 \iff$ es gibt einen Weg der Länge d von i nach j in G .
- ▶ E_n sei die $n \times n$ Einheitsmatrix: Es gibt einen Weg von i nach $j \iff$

$$(A_G \vee E_n)^n[i, j] = 1.$$

- ✓ Es gibt genau dann einen Weg von i nach j , wenn

$$(A_G \vee E_n)^n[i, j] = 1.$$

! **Berechne** $(A_G \vee E_n)^n$.

- Ein Boolesches Matrizenprodukt kann (mit unbeschränktem Fanin) in konstanter Tiefe und Größe $O(n^3)$ ausgeführt werden.
- Wenn n eine Zweierpotenz ist, dann benutze **iteriertes Quadrieren**

$$(A_G \vee E_n)^{2^{k+1}} = ((A_G \vee E_n)^{2^k})^2,$$

um $(A_G \vee E_n)^n$ in **Tiefe** $O(\log_2 n)$ und **Größe** $O(n^3 \log_2 n)$ zu berechnen.

$s : \mathbb{N} \rightarrow \mathbb{N}$ mit $s(n) = \Omega(\log_2 n)$ sei platz-konstruierbar. Dann ist

$$\text{DSPACE}(s) \subseteq \text{NSPACE}(s) \subseteq \text{DEPTH-SIZE}_{\text{uniform}}(s^2, 2^{O(s)}) \subseteq \text{DSPACE}(s^2).$$

(Wir erhalten den **Satz von Savitch** als Konsequenz.)

Zu zeigen $\text{NSPACE}(s) \subseteq \text{DEPTH-SIZE}_{\text{uniform}}(s^2, 2^{O(s)})$.

- Sei M eine nichtdeterministische TM mit $\text{NSPACE}_M(w) = O(s(|w|))$.
- Für Eingabe w ist zu entscheiden, ob es einen Weg vom Startknoten zu einem akzeptierenden Knoten im Berechnungsgraphen $G_M(w)$ gibt.
 - ▶ Man kann annehmen, dass es genau eine akzeptierende Konfiguration gibt.
 - ▶ Wir müssen D-REACHABILITY für $G_M(w)$ lösen. D-REACHABILITY ist aber ein Spezialfall der Berechnung der transitiven Hülle.
 - ▶ $G_M(w)$ hat $\leq N = 2^{O(s(|w|))}$ Knoten \implies
 D-REACHABILITY wird durch eine uniforme Schaltkreisfamilie vom Fanin 2
 - ★ in **Tiefe** $O(\log_2^2 N) = O(s(|w|)^2)$ und
 - ★ **Größe** $N^3 \log N = 2^{O(s(|w|))}$ berechnet.

D-REACHABILITY, DL, NL und NC¹

- (a) D-REACHABILITY liegt in NC².
- (b) Wenn D-REACHABILITY in NC¹ liegt, dann
 - ▶ liegt D-REACHABILITY in DL
 - ▶ und DL = NL folgt, da D-REACHABILITY vollständig für NL ist.

Also „wahrscheinlich“

$$\text{D-REACHABILITY} \in \text{DEPTH-SIZE}(\log_2^2, \text{poly}(n)) \setminus \text{NC}^1.$$

- (c) $\text{NC}^1 \subseteq \text{DL} \subseteq \text{NL} \subseteq \text{DEPTH-SIZE}_{\text{uniform}}(\log_2^2 n, \text{poly}(n)) = \text{NC}^2$.
 - ▶ Alle Sprachen in NL sind parallelisierbar :-))

P-Vollständigkeit

Die LOGSPACE-Reduktion

Wir wählen die LOGSPACE-Reduzierbarkeit, um die Parallelisierbarkeit zweier Sprachen zu vergleichen. Warum?

(a) Es ist $DL \subseteq NC^2$.

(b) Aus $L_1 \leq_{\text{LOG}} L_2$ und $L_2 \in NC$ folgt $L_1 \in NC$.

- ▶ $L_1 \leq_{\text{LOG}} L_2 \implies$ Es gibt eine TM mit $DSPACE_M(w) = O(\log_2 |w|)$ und

$$w \in L_1 \iff M(w) \in L_2.$$

- ▶ Jedes Ausgabebit von M kann durch eine uniforme Schaltkreisfamilie in polynomieller Größe und Tiefe $O(\log_2^2 n)$ berechnet werden.
- ▶ Wenn L_2 durch eine uniforme Schaltkreisfamilie (mit polynomieller Größe und polylogarithmischer Tiefe) erkannt wird, so ist auch L_1 in polynomieller Größe und polylogarithmischer Tiefe erkennbar. Also

$$L_2 \in NC \implies L_1 \in NC.$$

- (a) Eine Sprache L heißt genau dann **P-hart**, wenn $K \leq_{\text{LOG}} L$ für alle Sprachen $K \in \text{P}$ gilt.
- (b) Eine Sprache L heißt genau dann **P-vollständig**, wenn $L \in \text{P}$ und wenn L P-hart ist.

Wir wissen: Wenn $L \leq_{\text{LOG}} K$ und wenn $K \in \text{NC}$, dann ist $L \in \text{NC}$.

- ▶ Wenn irgendeine P-vollständige Sprache in NC liegt, dann folgt $\text{NC} = \text{P}$.

Es ist nicht zu erwarten, dass P-vollständige Sprachen parallelisierbar sind.

Circuit Value ist P-vollständig

Das Circuit Value Problem (CVP)

Wir nehmen an, daß der Fanin für alle zu betrachtenden Schaltkreise höchstens zwei ist und betrachten die folgenden Auswertungsprobleme:

CVP = $\{ \langle S \rangle x \mid \text{der Schaltkreis } S \text{ akzeptiert Eingabe } x \}$

M-CVP = $\{ \langle S \rangle x \mid \text{der monotone Schaltkreis } S \text{ akzeptiert Eingabe } x \}$

Ein Schaltkreis ohne Negationsgatter heißt monoton.

NOR-CVP = $\{ \langle S \rangle x \mid \text{der NOR-Schaltkreis } S \text{ akzeptiert Eingabe } x \}$.

- **CVP** spielt als *generisches* Problem für die P-Vollständigkeit dieselbe Rolle wie **KNFSAT** für die NP-Vollständigkeit.
- **CVP**, **M-CVP** und **NOR-CVP** liegen alle in P.

Zeige $L \leq_{\text{LOG}} \text{CVP}$ für eine beliebige Sprache $L \in \text{P}$.

- $L = L(M)$ für eine deterministische Turingmaschine M , die L in höchstens $\text{poly}(n)$ Schritten rechnet.
- Simuliere M für Eingaben der Länge n durch einen Schaltkreis S_n .
 - ▶ S_n hat die Grobstruktur eines zwei-dimensionalen Gitters.
 - ▶ Die i -te „Zeile“ des Gitters gibt Bandinhalt, Kopfposition und Zustand von M zum Zeitpunkt i wieder.
 - ★ Die i -te Zeile von S ist aus kleinen Schaltkreisen $S_{i,j}$ konstanter Größe aufgebaut, wobei $S_{i,j}$ die Zelle j des Bandes zum Zeitpunkt i simuliert.
 - ★ $S_{i,j}$ muß den von Schaltkreis $S_{i-1,j}$ berechneten Bandinhalt speichern können, falls der Kopf von M zum Zeitpunkt i die Zelle j nicht besucht,
 - ★ Sonst muß $S_{i,j}$ den Bandinhalt verändern sowie den neuen Zustand und die neue Richtung festlegen, abhängig vom gegenwärtigen Zustand und Bandinhalt.
 - ▶ Das ist alles kein Problem, wenn wir die Ausgänge von $S_{i-1,j-1}$, $S_{i-1,j}$ und $S_{i-1,j+1}$ zu Eingängen von $S_{i,j}$ machen.

- Sämtliche Schaltkreise $S_{i,j}$ können „baugleich“ gewählt werden, mit Ausnahme der Schaltkreise $S_{0,j}$,
 - ▶ die entweder das Blank-Symbol als Wert erhalten ($j \notin \{1, \dots, n\}$)
 - ▶ oder an die Eingabe anzuschliessen sind ($j \in \{1, \dots, n\}$).
- Wir müssen das Gitter noch „auswerten“, d.h. wir müssen feststellen, ob der letzte Zustand akzeptierend ist.
 - ▶ Setze einen binären Auswertungsbaum „auf“ das Gitter.
- S_n kann durch eine logarithmisch-platzbeschränkte Turingmaschine konstruiert werden.
 - ▶ Die Knoten von S_n werden in topologischer Reihenfolge ausgegeben: Zuerst die Quellen, dann alle Knoten der Tiefe 1, dann alle Knoten der Tiefe 2, ...

Die Lineare Programmierung ist
P-vollständig.

Die Lineare Programmierung

A ist eine $m \times n$ Matrix von ganzen Zahlen,
 $b \in \mathbb{Z}^m$ und $c \in \mathbb{Z}^n$ sind Vektoren ganzer Zahlen.

- (a) Im **Problem der linearen Ungleichungen** ist zu entscheiden, ob es einen Vektor $x \in \mathbb{Q}^n$ mit $Ax \leq b$ gibt.
- (b) Im **Problem der linearen Programmierung** ist zu entscheiden, ob es einen Vektor $x \in \mathbb{Q}^n$ mit $Ax \leq b$ und $c \cdot x \geq t$ gibt.

Das Problem der linearen Programmierung wird konventionell als Optimierungsproblem formuliert:

Maximiere $c \cdot x$, so daß $Ax \leq b$ und $x \geq 0$ gilt.

Zeige:

- (a) Das Problem der linearen Ungleichungen ist P-vollständig.
- (b) Das Problem der linearen Programmierung ist P-vollständig.

Das Problem der linearen Ungleichungen ist P-vollständig

- Wir zeigen die Reduktion **M-CVP** \leq_{LOG} **Lineare Ungleichungen**.
- Sei (S, x) eine Eingabe für M-CVP. Weise jedem Gatter von S Ungleichungen zu.
 - ▶ Beschreibe die Quelle zu Eingabe x_i :
 - ★ Falls $x_i = 0$, verwende die Ungleichungen $x_i \leq 0$ und $-x_i \leq 0$.
 - ★ Falls $x_i = 1$, verwende die Ungleichungen $x_i \leq 1$ und $-x_i \leq -1$.
 - ▶ Für ein Gatter $v \equiv u \wedge w$ verwende die Ungleichungen:
 $v \leq u$, $v \leq w$, $u + w - 1 \leq v$, $0 \leq v$.
 - ▶ Für ein Gatter $v \equiv u \vee w$ verwende die Ungleichungen:
 $u \leq v$, $w \leq v$, $v \leq u + w$, $v \leq 1$.
 - ▶ Füge die Ungleichung $-s \leq -1$ für die eindeutig bestimmte Senke s des Schaltkreises hinzu.
- Zeige durch Induktion über die topologische Ordnung der Gatter:
das lineare Ungleichungssystem ist lösbar $\iff S$ akzeptiert x .

Das Problem der linearen Programmierung ist P-vollständig

Zeige die Reduktion

Lineare Ungleichungen \leq_{LOG} Lineare Programmierung.

Wenn (A, b) eine Eingabe für das Problem der linearen Programmierung ist,

- dann übernahm A, b und
- setze $c = \vec{0}$ und $t = 0$.

Die Parallelisierbarkeit von Greedy-Algorithmen

Eine Heuristik für das Independent-Set Problem

Das Independent Set Problem

Eingabe: $G = (V, E)$ ist ein ungerichteter Graph mit Knotenmenge $V = \{1, \dots, n\}$.

Aufgabe: Bestimme eine größtmögliche unabhängige Knotenmenge. (Eine Knotenmenge ist **unabhängig**, wenn keine zwei Knoten der Menge durch eine Kante verbunden sind.)

Die Independent Set Heuristik

- 1 Setze $I(G) := \emptyset$.
- 2 FOR $v = 1$ TO n DO
IF (v ist mit keinem Knoten in $I(G)$ verbunden) THEN
 $I(G) = I(G) \cup \{v\}$.
- 3 Die Menge $I(G)$ wird ausgegeben.

Lässt sich diese Heuristik parallelisieren?

Kann für jeden Knoten v super-schnell festgestellt werden, ob $v \in I(G)$?

Lexicographically-First-Maximal-Independent-Set-Problem (LFMIS)

Eingabe: $G = (V, E)$ ist ein ungerichteter Graph mit $V = \{1, \dots, n\}$ und $v \in V$ ist ein ausgezeichneteter Knoten.

Aufgabe: Die Menge $I = I(G)$ werden von der Independent Set Heuristik berechnet. Entscheide, ob v in der Menge I vorkommt.

LFMIS ist P-vollständig.

Zeige die Reduktion $\text{NOR-CVP} \leq_{\text{LOG}} \text{LFMIS}$.

- (S, x) –mit Graphstruktur $G = (V, E)$ – sei Eingabe von NOR-CVP.
- Konstruiere einen ungerichteten Graphen $G^* = (V^*, E^*)$ für LFMIS:
 - ▶ Füge einen neuen Knoten v_0 hinzu und setze genau dann eine Kante $\{v_0, i\}$ zum Eingabeknoten i ein, wenn $x_i = 0$ ist.
 - ▶ Es ist also $V^* = V \cup \{v_0\}$ und $E^* = \{\{v_0, i\} \mid x_i = 0\} \cup E$.

- v_0 erhält die Nummer Eins. Die Nummer eines jeden anderen Knotens entspricht der topologischen Nummer wie vom Schaltkreis vorgegeben.
- Zeige durch **Induktion** über den Wert der zugewiesenen Nummer:

$$v \in I(G^*) \iff v = v_0 \text{ oder das Gatter } v \text{ hat den Wert } 1.$$

Zeige $v \in I(G^*) \iff v = v_0$ oder das Gatter v hat den Wert 1 durch **Induktion** über die Tiefe von v .

Die Induktion funktioniert. Warum?

- Die Basis der Induktion.
 - ▶ Die Heuristik wählt stets den Knoten 1: $v_0 \in I(G^*)$.
 - ▶ Erhält die Quelle i den Wert Null, ist $i \notin I(G^*)$
 Die Heuristik kann i wegen der Kante $\{v_0, i\}$ nicht wählen.
 Hat Quelle i den Wert Eins, ist $i \in I(G^*)$.
- Der Induktionsschritt: Knoten w entspreche dem Gatter $\text{nor}(u, v)$.
 - ▶ Die topologische Nummer der Knoten u und v ist kleiner als die topologische Nummer von w .
 - ▶ Es ist $w = \neg(u \vee v) = 1 \iff (u = 0) \wedge (v = 0)$.
 - ▶ Nach Induktionsannahme:

$$u \text{ (bzw. } v) \text{ gehört zu } I(G^*) \iff u = 1 \text{ (bzw. } v = 1).$$

- Wegen der Kanten $\{u, w\}$ und $\{v, w\}$ nimmt die Heuristik w genau dann in $I(G^*)$ auf, wenn $u = v = 0$, d.h. gdw. w den Wert Eins hat.

Zusammenfassung

- Wir haben Schaltkreise als paralleles Rechnermodell gewählt und die Klasse **NC** aller parallelisierbaren Sprachen eingeführt.
 - ▶ Es besteht ein enger Zusammenhang zwischen den Komplexitätsmaßen Tiefe und Speicherplatz:

$$\text{DEPTH}(s) \subseteq \text{DSPACE}(s) \subseteq \text{NSPACE}(s) \subseteq \text{DEPTH-SIZE}_{\text{uniform}}(s^2, 2^{O(s)}).$$

- ▶ Insbesondere folgt

$$\text{NC}^1 \subseteq \text{DL} \subseteq \text{NL} \subseteq \text{NC}^2$$

- ★ Alle Sprachen in NL sind parallelisierbar.
- ★ Wenn D-REACHABILITY in NC^1 liegt, dann ist $\text{DL} = \text{NL}$.
- ▶ Die **Parallel-Computation-Thesis** postuliert eine polynomielle Beziehung zwischen der Rechenzeit eines jeden **vernünftigen** parallelen Rechnermodells und der Speicherplatzkomplexität.

- Die **P-vollständigen** Sprachen sind die im Hinblick auf Parallelisierbarkeit schwierigsten Sprachen in P.
 - ▶ Das Circuit-Value Problem spielt als generisches Problem dieselbe Rolle für die P-Vollständigkeit wie KNFSAT für die NP-Vollständigkeit.
 - ▶ Weitere P-vollständige Sprachen sind:
 - ★ die Lineare Programmierung,
 - ★ die Bestimmung der lexikographisch ersten maximalen unabhängigen Menge und
 - ★ das Wortproblem für kontextfreie Sprachen.